

Universidad Nacional San Cristobal de Huamanga (UNSCH)

Programa Profesional de Ciencia de la Computación Sílabo 2024-II

1. CURSO

CS3P3. Internet of Things (Mandatory)

2. INFORMACIÓN GENERAL

2.1 Curso : CS3P3. Internet of Things

2.2 Semestre : 10^{th} Semester.

2.3 Créditos : 3

2.4 horas : 1 HT; 4 HP;

2.5 Duración del periodo : 16 semanas
2.6 Condición : Mandatory
2.7 Modalidad de aprendizaje : Face to face

2.8 Prerrequisitos : CS3P1. Parallel and Distributed Computing . (8^{th} Sem)

CS3P1. Parallel and Distributed Computing . (8^{th} Sem)

3. PROFESORES

Atención previa coordinación con el profesor

4. INTRODUCCIÓN AL CURSO

The last decade has an explosive growth in multiprocessor computing, including multi-core processors and distributed data centers. As a result, parallel and distributed computing has evolved from a broadly elective subject to be one of the major components in mesh studies in undergraduate computer science. Both parallel computing and distribution involve the simultaneous execution of multiple processes on different devices that change position.

5. OBJETIVOS

• That the student is able to create parallel applications of medium complexity by efficiently taking advantage of different mobile devices.

6. RESULTADOS DEL ESTUDIANTE

- 1) Analyze a complex computing problem and apply principles of computing and other relevant disciplines to identify solutions. (Usage)
- 2) Design, implement, and evaluate a computing-based solution to meet a given set of computing requirements in the context of the program's discipline. (Usage)
- 6) Apply computer science theory and software development fundamentals to produce computing-based solutions. (Usage)

7. TEMAS

Resultados esperados: Temas Objetivos de Aprendizaje (Learning Outcomes) • Procesamiento Simultáneo Múltiple. • Metas del Paralelismo (ej. rendimineto) frente a Concurrencia (ej. control de acceso a recursos compartidos) • Paralelismo, comunicación, y coordinación: - Paralelismo, comunicación, y coordinación: - Paralelismo, comunicación, y coordinación: - Necedidad de Sincronización • Errores de Programación ausentes en programación secuencial: - Tipos de Datos (lectura/escritura simultánea o escritura/escritura compartida) - Tipos de Nivél más alto (interleavings violating program intention, no determinismo no deseado) - Falta de vida/progreso (deadlock, starvation)	Unidad 1: Fundamentos de paralelismo (18)		
 Procesamiento Simultáneo Múltiple. Metas del Paralelismo (ej. rendimineto) frente a Concurrencia (ej. control de acceso a recursos compartidos) Paralelismo, comunicación, y coordinación: Paralelismo, comunicación, y coordinación: Necedidad de Sincronización Errores de Programación ausentes en programación secuencial: Tipos de Datos (lectura/escritura simultánea o escritura/escritura compartida) Tipos de Nivél más alto (interleavings violating program intention, no determinismo no deseado) Falta de vida/progreso (deadlock, starvation) Distinguir el uso de recursos computacionales para una respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse] Distinguir múltiples estructuras de programación suficientes para la sincronización que pueden ser interimplementables pero tienen ventajas complementarias [Familiarizarse] Distinguir duso de recursos computacionales para una respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse] Distinguir múltiples estructuras de programación suficientes para la sincronización que pueden ser interimplementables pero tienen ventajas complementarias [Familiarizarse] Distinguir duso de recursos computacionales para una respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse] Distinguir duso de recursos computación suficientes para la sincronización que pueden ser interimplementables pero tienen ventajas complementarias [Familiarizarse] Distinguir el uso de recursos computación suna respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse] Distinguir el uso de recursos compartido [Familiarizarse] Distinguir el uso de recursos compartido [Familiarizarse] Distinguir el uso de recursos compartido [Familiarizarse]	Resultados esperados:		
 Metas del Paralelismo (ej. rendimineto) frente a Concurrencia (ej. control de acceso a recursos compartidos) Paralelismo, comunicación, y coordinación: Paralelismo, comunicación, y coordinación Necedidad de Sincronización Errores de Programación ausentes en programación secuencial: Tipos de Datos (lectura/escritura simultánea o escritura/escritura compartida) Tipos de Nivél más alto (interleavings violating program intention, no determinismo no deseado) Falta de vida/progreso (deadlock, starvation) Bistinguir múltiples estructuras de programación suficientes para la sincronización que pueden ser interimplementables pero tienen ventajas complementarias [Familiarizarse] Distinguir datos de carrera (data races) a partir de carreras de mas alto nivel [Familiarizarse] 	Temas	Objetivos de Aprendizaje (Learning Outcomes)	
Declinas: Practit invaltat ignigat	 Metas del Paralelismo (ej. rendimineto) frente a Concurrencia (ej. control de acceso a recursos compartidos) Paralelismo, comunicación, y coordinación: Paralelismo, comunicación, y coordinación Necedidad de Sincronización Errores de Programación ausentes en programación secuencial: Tipos de Datos (lectura/escritura simultánea o escritura/escritura compartida) Tipos de Nivél más alto (interleavings violating program intention, no determinismo no deseado) 	una respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse] • Distinguir múltiples estructuras de programación suficientes para la sincronización que pueden ser interimplementables pero tienen ventajas complementarias [Familiarizarse] • Distinguir datos de carrera (data races) a partir de	

Unidad 2: Arquitecturas paralelas (12) Resultados esperados: Temas Objetivos de Aprendizaje (Learning Outcomes) • Procesadores mutlinúcleo. • Explicar las diferencias entre memoria distribuida y memoria compartida [Evaluar] • Memoria compartida vs memoria distribuida. • Describir la arquitectura SMP y observar sus princi-• Multiprocesamiento simétrico. pales caracteristicas [Evaluar] • SIMD, procesamiento de vectores. • Distinguir los tipos de tareas que son adecuadas para máquinas SIMD [Usar] • GPU, coprocesamiento. • Describir las ventajas y limitaciones de GPUs vs • Taxonomia de Flynn. CPUs [Usar] • Soporte a nivel de instrucciones para programación • Explicar las caracteristicas de cada clasificación en paralela. la taxonomía de Flynn [Usar] - Instrucciones atómicas como Compare/Set • Describir los desafíos para mantener la coherencia de (Comparar / Establecer) la caché [Familiarizarse] • Problemas de Memoria: • Describir los desafíos para mantener la coherencia de - Caches multiprocesador y coherencia de cache la caché [Familiarizarse] - Acceso a Memoria no uniforme (NUMA) • Topologías. - Interconecciones - Clusters - Compartir recursos (p.e., buses e interconexiones) **Lecturas**: [Pac11], [KH13], [SK10]

Unidad 3: Descomposición en paralelo (18)		
Resultados esperados:		
Temas	Objetivos de Aprendizaje (Learning Outcomes)	
Necesidad de Comunicación y coordinación/sincronización.	Explicar por qué la sincronización es necesaria en un programa paralelo especifico [Usar] Ll via de la companyación de la	
 Independencia y Particionamiento. Conocimiento Básico del Concepto de Descomposición Paralela. 	• Identificar oportunidades para particionar un pro- grama serial en módulos paralelos independi- entes [Familiarizarse]	
• Decomposición basada en tareas:	• Escribir un algoritmo paralelo correcto y escalable [Usar]	
 Implementación de estrategias como hebras Descomposición de Información Paralela 	• Paralelizar un algoritmo mediante la aplicación de descomposición basada en tareas [Usar]	
– Estrategias como SIMD y MapReduce	Paralelizar un algoritmo mediante la aplicación de descomposición datos en paralelo [Usar]	
• Actores y Procesos Reactivos (solicitud de gestores)	Escribir un programa usando actores y/o procesos reactivos [Usar]	
Lecturas : [Pac11], [Mat14], [Qui03]		

Unidad 4: Comunicación y coordinación (18) Resultados esperados: Temas

- Memoria Compartida.
- La consistencia, y su papel en los lenguaje de programación garantias para los programas de carrera libre.
- Pasos de Mensaje:
 - Mensajes Punto a Punto versus multicast (o basados en eventos)
 - Estilos para enviar y recibir mensajes Blocking vs non-blocking
 - Buffering de mensajes
- Atomicidad:
 - Especificar y probar atomicidad y requerimientos de seguridad
 - Granularidad de accesos atómicos y actualizaciones, y uso de estructuras como secciones críticas o transacciones para describirlas
 - Exclusión mutua usando bloques, semáforos, monitores o estructuras relacionadas
 - * Potencial para fallas y bloqueos (deadlock) (causas, condiciones, prevención)
 - Composición
 - * Componiendo acciones atómicas granulares más grandes usando sincronización
 - * Transacciones, incluyendo enfoques optimistas y conservadores
- Consensos:
 - (Ciclicos) barerras, contadores y estructuras relacionadas
- Acciones condicionales:
 - Espera condicional (p.e., empleando variables de condición)

Objetivos de Aprendizaje (Learning Outcomes)

- Usar exclusión mútua para evitar una condición de carrera [Usar]
- Dar un ejemplo de una ordenación de accesos entre actividades concurrentes (por ejemplo, un programa con condición de carrera) que no son secuencialmente consistentes [Familiarizarse]
- Dar un ejemplo de un escenario en el que el bloqueo de mensajes enviados pueden dar deadlock [Usar]
- Explicar cuándo y por qué mensajes de multidifusión (multicast) o basado en eventos puede ser preferible a otras alternativas [Familiarizarse]
- Escribir un programa que termine correctamente cuando todo el conjunto de procesos concurrentes hayan sido completados [Usar]
- Dar un ejemplo de una ordenación de accesos entre actividades concurrentes (por ejemplo, un programa con condición de carrera) que no son secuencialmente consistentes [Familiarizarse]
- Usar semaforos o variables de condición para bloquear hebras hasta una necesaria precondición de mantenga [Usar]

Lecturas : [Pac11], [Mat14], [Qui03]

Unidad 5: Análisis y programación de algoritmos paralelos (18)		
Resultados esperados:		
Temas	Objetivos de Aprendizaje (Learning Outcomes)	
• Caminos críticos, el trabajo y la duración y la relación con la ley de Amdahl.	• Definir: camino crítico, trabajo y span [Familiarizarse]	
 Aceleración y escalabilidad. Naturalmente (vergonzosamente) algoritmos paralelos. 	• Calcular el trabajo y el <i>span</i> y determinar el camino crítico con respecto a un diagrama de ejecución paralela. [Usar]	
Patrones Algoritmicos paralelos (divide-y-conquista, map/reduce, amos-trabajadores, otros)	• Definir <i>speed-up</i> y explicar la noción de escalabilidad de un algoritmo en este sentido [Familiarizarse]	
- Algortimos específicos (p.e., MergeSort paralelo)	• Identificar tareas independientes en un programa que debe ser paralelizado [Usar]	
• Algoritmos de grafos paralelo (por ejemplo, la ruta más corta en paralelo, árbol de expansión paralela)	 Representar características de una carga de trabajo que permita o evite que sea naturalmente paraleliz- able [Familiarizarse] 	
 Cálculos de matriz paralelas. Productor-consumidor y algoritmos paralelos segmentados. 	• Implementar un algoritmo dividir y conquistar par- alelo (y/o algoritmo de un grafo) y medir empirica- mente su desempeño relativo a su analogo secuen- cial [Usar]	
• Ejemplos de algoritmos paralelos no-escalables.	• Descomponer un problema (por ejemplo, contar el número de ocurrencias de una palabra en un documento) via operaciones map y reduce [Usar]	
	• Proporcionar un ejemplo de un problema que se corresponda con el paradigma productor- consumidor [Usar]	
	• Dar ejemplos de problemas donde el uso de <i>pipelining</i> sería un medio eficaz para la paralelización [Usar]	
	• Implementar un algoritmo de matriz paralela [Usar]	
	• Identificar los problemas que surgen en los algorit- mos del tipo productor-consumidor y los mecanis- mos que pueden utilizarse para superar dichos prob- lemas [Usar]	
Lecturas: [Mat14], [Qui03]		

Unidad 6: Desempeno en paralelo (18)		
Resultados esperados:		
Temas	Objetivos de Aprendizaje (Learning Outcomes)	
-	 Objetivos de Aprendizaje (Learning Outcomes) Detectar y corregir un desbalanceo de carga [Usar] Calcular las implicaciones de la ley de Amdahl para un algoritmo paralelo particular [Usar] Describir como la distribuición/disposición de datos puede afectar a los costos de comunicación de un algoritmo [Familiarizarse] Detectar y corregir una instancia de uso compartido falso (false sharing) [Usar] Explicar el impacto de la planificación en el desempeño paralelo [Familiarizarse] Explicar el impacto en el desempeño de la localidad de datos [Familiarizarse] 	
	• Explicar el impacto y los puntos de equilibrio relacionados al uso de energía en el desempeño paralelo [Familiarizarse]	
Lecturas : [Pac11], [Mat14], [KH13], [SK10]		

8. PLAN DE TRABAJO

Unidad 6. December on paralele (19)

8.1 Metodología

Se fomenta la participación individual y en equipo para exponer sus ideas, motivándolos con puntos adicionales en las diferentes etapas de la evaluación del curso.

8.2 Sesiones Teóricas

Las sesiones de teoría se llevan a cabo en clases magistrales donde se realizarán actividades que propicien un aprendizaje activo, con dinámicas que permitan a los estudiantes interiorizar los conceptos.

8.3 Sesiones Prácticas

Las sesiones prácticas se llevan en clase donde se desarrollan una serie de ejercicios y/o conceptos prácticos mediante planteamiento de problemas, la resolución de problemas, ejercicios puntuales y/o en contextos aplicativos.

9. SISTEMA DE EVALUACIÓN

****** EVALUATION MISSING ******

10. BIBLIOGRAFÍA BÁSICA

- [Qui03] Michael J. Quinn. Parallel Programming in C with MPI and OpenMP. 1st. McGraw-Hill Education Group, 2003.
- [SK10] Jason Sanders and Edward Kandrot. CUDA by Example: An Introduction to General-Purpose GPU Programming. 1st. Addison-Wesley Professional, 2010.
- [Pac11] Peter S. Pacheco. An Introduction to Parallel Programming. 1st. Morgan Kaufmann, 2011.
- [KH13] David B. Kirk and Wen-mei W. Hwu. Programming Massively Parallel Processors: A Hands-on Approach. 2nd. Morgan Kaufmann, 2013.
- [Mat14] Norm Matloff. Programming on Parallel Machines. University of California, Davis, 2014. URL: http://heather.cs.ucdavis.edu/~matloff/158/PLN/ParProcBook.pdf.